



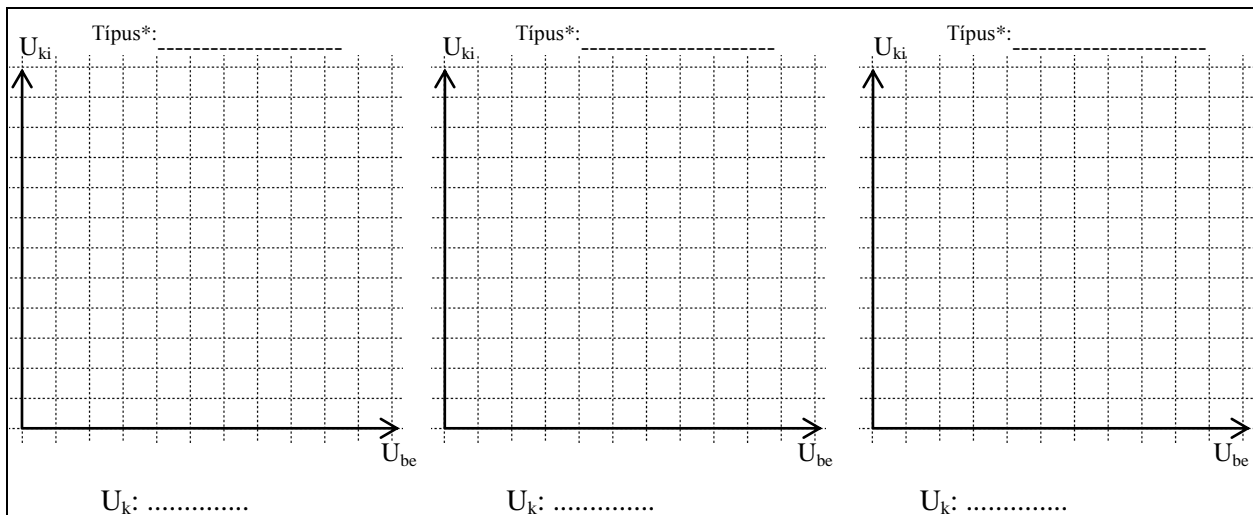
Név: Dátum:

1. Digitális áramkörök analóg szimulációja

Tervezze meg a logikai kapuk átviteli függvényének meghatározására alkalmas kapcsolást.

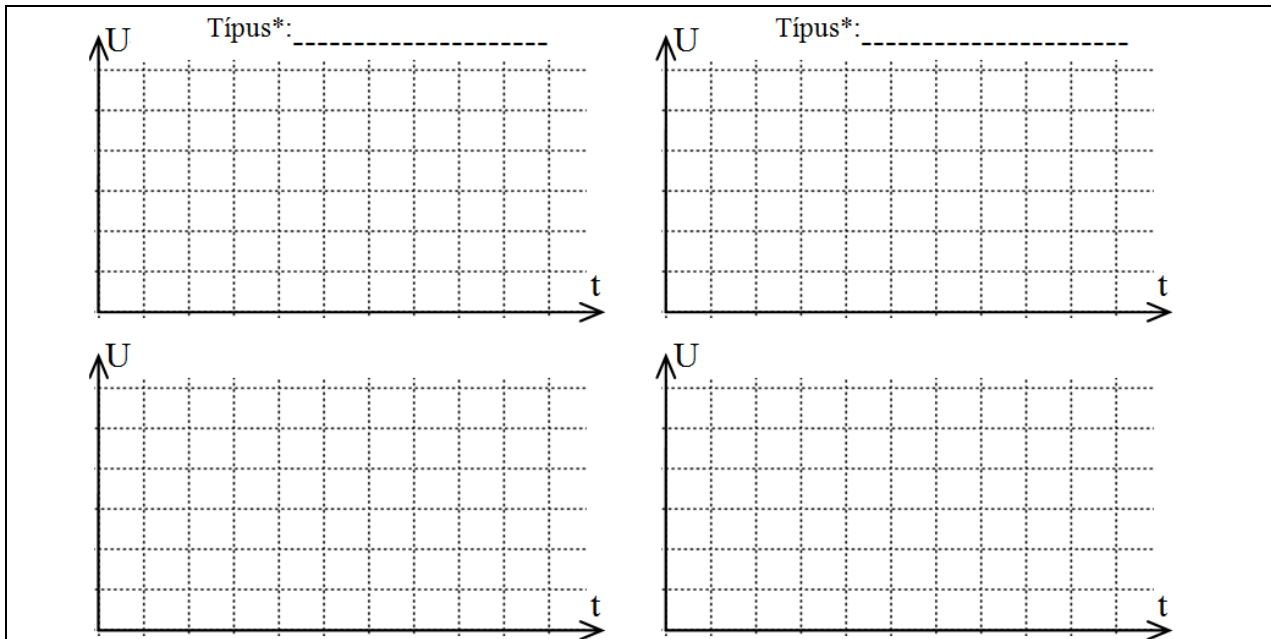
Mérőkapcsolás

Határozza meg a laborvezető által kijelölt áramkörök tipikus átviteli függvényét, küszöb feszültségét (U_k).

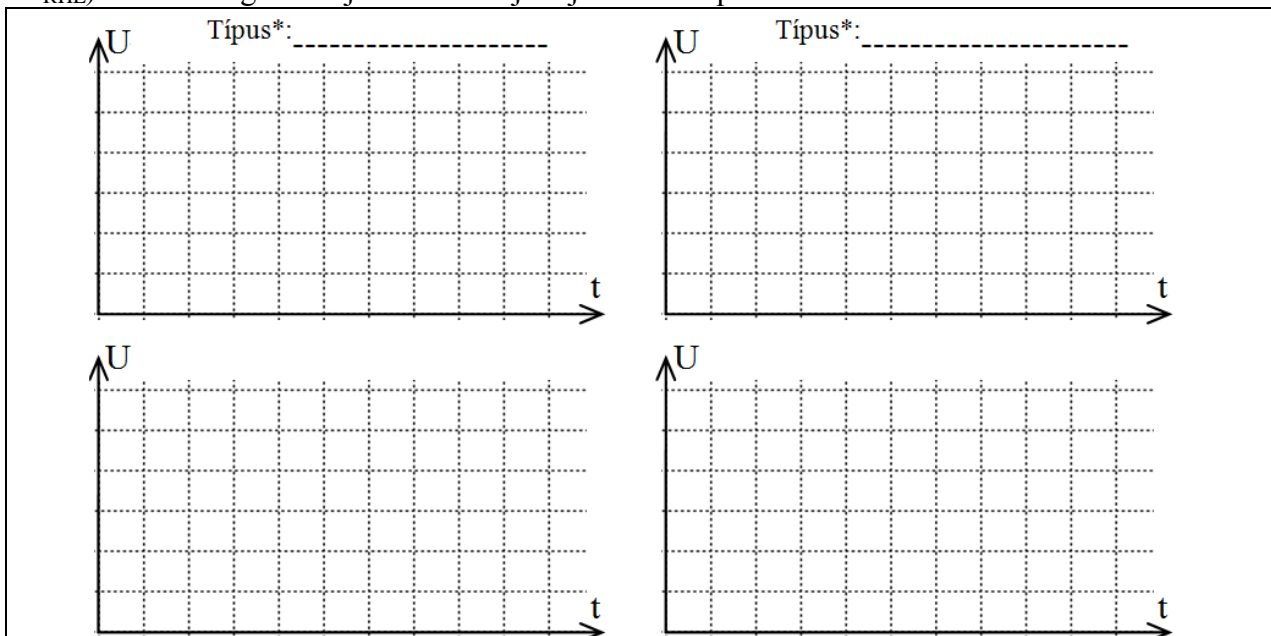




Határozza meg az áramkörsaládok EGYSÉGUGRÁS bemeneti jelre adott jelterjedési idejét (t_{pdL} , t_{pdH}), a le- és felfutási időket (t_{l90-10} , t_{f10-90}), a le- és felfutási sebességmaximumokat (S_{RLH} , S_{RHL})! Az idődiagramon jól láthatóan jelölje azokat a pontokat, amik között időintervallumot mért és számszerűen is adja meg az értékeket. A méréseket 15pF terhelő kapacitással, névleges U_T és 20°C feltételekkel végezze.







Határozza meg a vizsgált áramkörök GYŰRŰS KAPCSOLÁS-ban produkált párkésleltetési idejét (t_{pdp}), a le- és felfutási időket (t_{l90-10} , t_{f10-90}), a le- és felfutási sebességmaximumokat (S_{RLH} , S_{RHL})! Az idődiagramon jól láthatóan jelölje a mérési pontokat.





Foglalja össze az 1. és 2. feladatban végzett mérések eredményét a következő táblázatban!

Típus*				
BE				
t_{pdL}				
t_{pdH}				
t_{pdp}				
t_{i90-10}				
t_{f10-90}				
S_{RLH}				
S_{RHL}				